

CORRECTION
=====

by LA 8 AK

E. : DUBUS information nr. 4/82 page 249
Pse note : a 2.2 K resistor must be used between S2A/S3 to protect
IC2 (CD4020) for logic-high level from START KEYER.
A similar unit using a 4474 KHz xtal is now in use.

4/82 page 246

A simplified version may consist of only two OP-amps, the oscillator
and the comparator. +9V is stabilized by a ZD(1N5239B 400mW).
Output from comparator goes to 1N4148 and 1 K resistor.

D. : DUBUS Informationen Nr. 4/82 Seite 249

Es muß ein 2,2 K Widerstand zwischen S2A/S3 eingesetzt werden, um
das IC2 (CD4020) zu schützen gegen logische "high" Signale vom
START KEYER.

Eine ähnliche Schaltung wird jetzt benutzt mit einem 4474 KHz Quarz.

4/82 Seite 246

Eine einfachere Ausführung kann aus zwei OP-Verstärkern nur bestehen,
dem Oszillator und dem "Vergleicher". Die +9V werden durch eine ZD
(1N5239B 400mW). Der Ausgang des Vergleichers geht zur 1N4148 und
zum 1K Widerstand.

To be reported in the next issue :

Im nächsten Heft wird berichtet :

Application of Microwave GaAs FETs (Part II)
6 cm Preamp. and ampl. and a noise generator by DC8UG